

JP	Type	Best.	Stellung	Signal	Beschreibung	Bemerkung
JP1	2-pol. Stifte	nein	Lötbrücke	VIO MB	VIO = VCC MB (JP198)	
JP2	3-pol. 0805	-	10kΩ auf 1-2	TRST	Verbindung auf LV3V3	
JP3	3-pol. 0805	-	0R auf 1-2	VCCO_AUB		
JP4	3-pol. 0805	-	0R auf 2-3	TDI_EPC2_1	VME64x-chip nicht in JTAG-Kette	TMS jumper = JP153
JP5	3-pol. 0805	-	offen	HSWAP_EN_AUF		
JP6	3-pol. 0805	-	0R auf 1-2	TDO_FROM_VME	PROM v. VME64x-chip in JTAG-Kette	TMS jumper = JP152
JP7	3-pol. 0805	-	offen	HSWAP_EN_LFB		
JP8	3-pol. 0805	-	0R auf 1-2	TDI_ROP_PROMX2	1. PROM v. ROP in JTAG-Kette	
JP9	3-pol. 0805	-	0R auf 1-2	TDI_ROP_PROMX3	2. PROM v. ROP in JTAG-Kette	
JP10	3-pol. 0805	-	0R auf 1-2	TDI_ROP	3. PROM v. ROP in JTAG-Kette	
JP11	3-pol. 0805	-	offen	HSWAP_EN_INF		
JP12	3-pol. Stifte	nein	Lötbrücke 2-3	TDI_AUB_PROMX1	ROP-chip nicht in JTAG-Kette	TMS jumper = JP154
JP13	2-pol. Stifte	nein	Lötbrücke	LV1V5B		
JP14	2-pol. Stifte	nein	Lötbrücke	LV1V5B		
JP15	2-pol. Stifte	nein	Lötbrücke	LV1V5B		
JP16	3-pol. 0805	-	offen	S2 v. SCANPSC		nicht verwendet
JP17	3-pol. 0805	-	0R auf 1-2	VCCO_AUB		
JP18	2-pol. Stifte	ja	variabel	CLK_OSC		
JP19	2-pol. Stifte	ja	variabel	CLK_TIM		
JP20	3-pol. 0805	-	0R auf 2-3	DONE_LFF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP21	3-pol. 0805	-	0R auf 2-3	NINIT_LFF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP22	3-pol. 0805	-	0R auf 2-3	DIN_LFF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP23	3-pol. 0805	-	0R auf 2-3	CCLK_LFF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP24	3-pol. 0805	-	offen	S3 v. SCANPSC		nicht verwendet
JP25	3-pol. 0805	-	offen	S4 v. SCANPSC		nicht verwendet
JP26	3-pol. 0805	-	offen	S1 v. SCANPSC		nicht verwendet
JP27	2-pol. Stifte	nein	Lötbrücke	LV1V5A		
JP28	2-pol. Stifte	nein	Lötbrücke	LV1V5A		
JP29	2-pol. Stifte	nein	Lötbrücke	LV1V5A		
JP30	3-pol. 0805	-	offen	S0 v. SCANPSC		nicht verwendet
JP31	3-pol. 0805	-	offen	S5 v. SCANPSC		nicht verwendet
JP32	3-pol. 0805	-	0R auf 1-2	VCCO_AUF		
JP33	3-pol. 0805	-	0R auf 1-2	VCCO_AUF		
JP34	3-pol. 0805	-	0R auf 1-2	VCCO_SRT		
JP35	3-pol. 0805	-	0R auf 1-2	VCCO_SRT		

JP	Type	Best.	Stellung	Signal	Beschreibung	Bemerkung
JP36	2-pol. 0805	-	0R auf 1-2	V_TMS	erlaubt JTAGoverVME f. XILINX	JTAGoverVME f. XILINX
JP37	2-pol. 0805	-	offen	TMS_PAR		JTAG mit ParallelCable
JP38	3-pol. 0805	-	0R auf 1-2	TDI_AUB	4. PROM v. AUB in JTAG-Kette	
JP39	3-pol. 0805	-	0R auf 1-2	TDI_AUB_PROMX4	3. PROM v. AUB in JTAG-Kette	
JP40	3-pol. 0805	-	0R auf 1-2	TDI_AUB_PROMX3	2. PROM v. AUB in JTAG-Kette	
JP41	3-pol. 0805	-	0R auf 1-2	TDI_AUB_PROMX2	1. PROM v. AUB in JTAG-Kette	
JP42	3-pol. 0805	-	0R auf 1-2	TDI_INB_PROMX1	AUB-chip nicht in JTAG-Kette	
JP43	3-pol. 0805	-	offen	HSWAP_EN_INC		
JP44	3-pol. 0805	-	0R auf 1-2	TDI_SRT	3. PROM v. SRT in JTAG-Kette	
JP45	2-pol. Stifte	nein	Lötbrücke	NIACKIN		
JP46	3-pol. 0805	-	0R auf 1-2	TDI_SRT_PROMX3	2. PROM v. SRT in JTAG-Kette	
JP47	3-pol. 0805	-	0R auf 1-2	TDI_SRT_PROMX2	1. PROM v. SRT in JTAG-Kette	
JP48	3-pol. 0805	-	0R auf 1-2	TDI_ROP_PROMX1	SRT-chip nicht in JTAG-Kette	
JP49	3-pol. 0805	-	0R auf 1-2	TDI_IND	3. PROM v. IND in JTAG-Kette	
JP50	3-pol. 0805	-	0R auf 1-2	TDI_IND_PROMX3	2. PROM v. IND in JTAG-Kette	
JP51	3-pol. 0805	-	0R auf 1-2	TDI_IND_PROMX2	1. PROM v. IND in JTAG-Kette	
JP52	3-pol. 0805	-	0R auf 1-2	TDI_LFB_PROMX1	IND-chip nicht in JTAG-Kette	
JP53	3-pol. 0805	-	0R auf 1-2	TDI_INB	3. PROM v. INB in JTAG-Kette	
JP54	3-pol. 0805	-	0R auf 1-2	TDI_INB_PROMX3	2. PROM v. INB in JTAG-Kette	
JP55	3-pol. 0805	-	0R auf 1-2	TDI_INB_PROMX2	1. PROM v. INB in JTAG-Kette	
JP56	3-pol. 0805	-	0R auf 1-2	TDI_IND_PROMX1	INB-chip nicht in JTAG-Kette	
JP57	3-pol. 0805	-	0R auf 2-3	TDI_INF_PROMX1	INC-chip nicht in JTAG-Kette	
JP58	3-pol. 0805	-	0R auf 1-2	TDI_INC_PROMX2	1. PROM v. INC in JTAG-Kette	
JP59	3-pol. 0805	-	0R auf 1-2	TDI_INC	3. PROM v. INC in JTAG-Kette	
JP60	3-pol. 0805	-	0R auf 1-2	TDI_INC_PROMX3	2. PROM v. INC in JTAG-Kette	
JP61	3-pol. 0805	-	0R auf 2-3	TDI_INC_PROMX1	LFF-chip nicht in JTAG-Kette	
JP62	3-pol. 0805	-	0R auf 1-2	TDI_LFF_PROMX2	1. PROM v. LFF in JTAG-Kette	
JP63	3-pol. 0805	-	0R auf 1-2	TDI_LFF_PROMX4	3. PROM v. LFF in JTAG-Kette	
JP64	3-pol. 0805	-	0R auf 1-2	TDI_LFF_PROMX3	2. PROM v. LFF in JTAG-Kette	
JP65	3-pol. 0805	-	0R auf 1-2	TDI_LFF	4. PROM v. LFF in JTAG-Kette	
JP66	3-pol. 0805	-	0R auf 2-3	TDI_LFF_PROMX1	LFB-chip nicht in JTAG-Kette	
JP67	3-pol. 0805	-	0R auf 1-2	TDI_LFB_PROMX2	1. PROM v. LFB in JTAG-Kette	
JP68	3-pol. 0805	-	0R auf 1-2	TDI_LFB_PROMX4	3. PROM v. LFB in JTAG-Kette	
JP69	3-pol. 0805	-	0R auf 1-2	TDI_LFB_PROMX3	2. PROM v. LFB in JTAG-Kette	
JP70	3-pol. 0805	-	0R auf 1-2	TDI_LFB	4. PROM v. LFB in JTAG-Kette	

JP	Type	Best.	Stellung	Signal	Beschreibung	Bemerkung
JP71	3-pol. 0805	-	0R auf 2-3	TDO_FROM_INF	INF-chip nicht in JTAG-Kette	
JP72	3-pol. 0805	-	0R auf 1-2	TDI_INF_PROMX2	1. PROM v. INF in JTAG-Kette	
JP73	3-pol. 0805	-	0R auf 1-2	TDI_INF	3. PROM v. INF in JTAG-Kette	
JP74	3-pol. 0805	-	0R auf 1-2	TDI_INF_PROMX3	2. PROM v. INF in JTAG-Kette	
JP75	3-pol. 0805	-	0R auf 2-3	TDI_SRT_PROMX1	AUF-chip nicht in JTAG-Kette	
JP76	3-pol. 0805	-	0R auf 1-2	TDI_AUF_PROMX2	1. PROM v. AUF in JTAG-Kette	
JP77	3-pol. 0805	-	0R auf 1-2	TDI_AUF_PROMX4	3. PROM v. AUF in JTAG-Kette	
JP78	3-pol. 0805	-	0R auf 1-2	TDI_AUF_PROMX3	2. PROM v. AUF in JTAG-Kette	
JP79	3-pol. 0805	-	0R auf 1-2	TDI_AUF	4. PROM v. AUF in JTAG-Kette	
JP80	3-pol. 0805	-	0R auf 2-3	CCLK_AUF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP81	3-pol. 0805	-	0R auf 2-3	DIN_AUF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP82	3-pol. 0805	-	0R auf 2-3	NINIT_AUF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP83	3-pol. 0805	-	0R auf 2-3	DONE_AUF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP84	2-pol. 0805	-	offen	TMS2		JTAG v. backplane f. XILINX (nicht verwendet)
JP85	2-pol. 0805	-	0R auf 1-2	V_TCK	erlaubt JTAGoverVME f. XILINX	JTAGoverVME f. XILINX
JP86	3-pol. 0805	-	0R auf 2-3	DONE_LFB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP87	3-pol. 0805	-	0R auf 2-3	NINIT_LFB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP88	3-pol. 0805	-	0R auf 2-3	DIN_LFB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP89	3-pol. 0805	-	0R auf 2-3	CCLK_LFB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP90	3-pol. 0805	-	0R auf 2-3	CCLK_AUB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP91	3-pol. 0805	-	0R auf 2-3	DIN_AUB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP92	3-pol. 0805	-	0R auf 2-3	NINIT_AUB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP93	3-pol. 0805	-	0R auf 2-3	DONE_AUB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP94	2-pol. 0805	-	offen	TCK_PAR		JTAG mit ParallelCable
JP95	2-pol. 0805	-	offen	TCK2		JTAG v. backplane f. XILINX (nicht verwendet)
JP96	3-pol. 0805	-	0R auf 2-3	DONE_INF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP97	3-pol. 0805	-	0R auf 2-3	NINIT_INF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP98	3-pol. 0805	-	0R auf 2-3	DIN_INF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP99	3-pol. 0805	-	0R auf 2-3	CCLK_INF	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP100	3-pol. 0805	-	0R auf 2-3	CCLK_INC	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP101	3-pol. 0805	-	0R auf 2-3	DIN_INC	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP102	3-pol. 0805	-	0R auf 2-3	NINIT_INC	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP103	3-pol. 0805	-	0R auf 2-3	DONE_INC	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP104	2-pol. 0805	-	offen	TD_B2X		JTAG v. backplane f. XILINX (nicht verwendet)
JP105	2-pol. 0805	-	offen	TD_PAR2X		JTAG mit ParallelCable

JP	Type	Best.	Stellung	Signal	Beschreibung	Bemerkung
JP106	3-pol. 0805	-	0R auf 2-3	DONE_IND	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP107	3-pol. 0805	-	0R auf 2-3	NINIT_IND	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP108	3-pol. 0805	-	0R auf 2-3	DIN_IND	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP109	3-pol. 0805	-	0R auf 2-3	CCLK_IND	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP110	3-pol. 0805	-	0R auf 2-3	CCLK_INB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP111	3-pol. 0805	-	0R auf 2-3	DIN_INB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP112	3-pol. 0805	-	0R auf 2-3	NINIT_INB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP113	3-pol. 0805	-	0R auf 2-3	DONE_INB	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP114	2-pol. 0805	-	0R auf 1-2	V_TD_VME2GMT	erlaubt JTAGoverVME f. XILINX	JTAGoverVME f. XILINX
JP115	2-pol. 0805	-	offen	VA_TMS		JTAGoverVME f. ALTERA
JP116	3-pol. 0805	-	0R auf 2-3	DONE_SRT	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP117	3-pol. 0805	-	0R auf 2-3	NINIT_SRT	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP118	3-pol. 0805	-	0R auf 2-3	DIN_SRT	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP119	3-pol. 0805	-	0R auf 2-3	CCLK_SRT	Konfiguration v. PROM	Konfig. v. VME nicht möglich wegen MSEL=master
JP120	3-pol. 0805	-	offen	HSWAP_EN_IND		
JP121	3-pol. 0805	-	offen	HSWAP_EN_INB		
JP122	3-pol. 0805	-	offen	HSWAP_EN_SRT		
JP123	3-pol. 0805	-	offen	HSWAP_EN_LFF		
JP124	3-pol. 0805	-	offen	HSWAP_EN_AUB		
JP125	3-pol. 0805	-	offen	HSWAP_EN_ROP		
JP126	2-pol. 0805	-	offen	CLK_FB_AUF		nicht verwendet
JP127	2-pol. 0805	-	offen	CLK_FB_LFB		nicht verwendet
JP128	2-pol. 0805	-	offen	CLK_FB_INF		nicht verwendet
JP129	2-pol. 0805	-	offen	CLK_FB_INC		nicht verwendet
JP130	2-pol. 0805	-	offen	CLK_FB_IND		nicht verwendet
JP131	2-pol. 0805	-	offen	CLK_FB_INB		nicht verwendet
JP132	2-pol. 0805	-	offen	CLK_FB_SRT		nicht verwendet
JP133	2-pol. 0805	-	offen	CLK_FB_LFF		nicht verwendet
JP134	2-pol. 0805	-	offen	CLK_FB_AUB		nicht verwendet
JP135	2-pol. 0805	-	offen	CLK_FB_ROP		nicht verwendet
JP136	2-pol. 0805	-	0R auf 1-2	TMS_MB	erlaubt JTAG mit MasterBlaster	JTAG mit MasterBlaster
JP137	3-pol. 0805		offen	S24 (VME64x-chip)		nicht verwendet
JP138	3-pol. 0805		offen	S25 (VME64x-chip)		nicht verwendet
JP139	3-pol. 0805		offen	S26 (VME64x-chip)		nicht verwendet
JP140	3-pol. 0805		offen	S27 (VME64x-chip)		nicht verwendet

JP	Type	Best.	Stellung	Signal	Beschreibung	Bemerkung
JP141	3-pol. 0805		offen	S28 (VME64x-chip)		nicht verwendet
JP142	3-pol. 0805		offen	S29 (VME64x-chip)		nicht verwendet
JP143	3-pol. 0805		offen	S30 (VME64x-chip)		nicht verwendet
JP144	3-pol. 0805		offen	S31 (VME64x-chip)		nicht verwendet
JP145	2-pol. 0805	-	offen	TMS1		JTAG v. backplane f. ALTERA (nicht verwendet)
JP146	2-pol. 0805	-	offen	TCK1		JTAG v. backplane f. ALTERA (nicht verwendet)
JP147	2-pol. 0805	-	0R auf 1-2	TCK_MB	erlaubt JTAG mit MasterBlaster	JTAG mit MasterBlaster
JP148	2-pol. 0805	-	offen	VA_TCK		JTAGoverVME f. ALTERA
JP149	2-pol. 0805	-	offen	VA_TD_VME2GMT		JTAGoverVME f. ALTERA
JP150	2-pol. 0805	-	0R auf 1-2	TD_MB2A	erlaubt JTAG mit MasterBlaster	JTAG mit MasterBlaster
JP151	2-pol. 0805	-	offen	TD_B2A		JTAG v. backplane f. ALTERA (nicht verwendet)
JP152	2-pol. 0805	-	0R auf 1-2	TMS_EPC2_VME64	TMS jumper	siehe JP6
JP153	2-pol. 0805	-	offen	TMS_VME64	TMS jumper	siehe JP4
JP154	2-pol. 0805	-	offen	TMS_ROP	TMS jumper	Chip nicht in JTAG-Kette
JP155	2-pol. 0805	-	offen	TMS_AUB	TMS jumper	Chip nicht in JTAG-Kette
JP156	2-pol. 0805	-	offen	TMS_INB	TMS jumper	Chip nicht in JTAG-Kette
JP157	2-pol. 0805	-	offen	TMS_IND	TMS jumper	Chip nicht in JTAG-Kette
JP158	2-pol. 0805	-	offen	TMS_LFB	TMS jumper	Chip nicht in JTAG-Kette
JP159	2-pol. 0805	-	offen	TMS_LFF	TMS jumper	Chip nicht in JTAG-Kette
JP160	2-pol. 0805	-	offen	TMS_INF	TMS jumper	Chip nicht in JTAG-Kette
JP161	2-pol. 0805	-	offen	TMS_INC	TMS jumper	Chip nicht in JTAG-Kette
JP162	2-pol. 0805	-	offen	TMS_AUF	TMS jumper	Chip nicht in JTAG-Kette
JP163	2-pol. 0805	-	offen	TMS_SRT	TMS jumper	Chip nicht in JTAG-Kette
JP164	2-pol. 0805	-	0R auf 1-2	TMS_ROP_PROM3	TMS jumper	PROM in JTAG-Kette
JP165	2-pol. 0805	-	0R auf 1-2	TMS_ROP_PROM1	TMS jumper	PROM in JTAG-Kette
JP166	2-pol. 0805	-	0R auf 1-2	TMS_ROP_PROM2	TMS jumper	PROM in JTAG-Kette
JP167	2-pol. 0805	-	0R auf 1-2	TMS_SRT_PROM1	TMS jumper	PROM in JTAG-Kette
JP168	2-pol. 0805	-	0R auf 1-2	TMS_SRT_PROM2	TMS jumper	PROM in JTAG-Kette
JP169	2-pol. 0805	-	0R auf 1-2	TMS_SRT_PROM3	TMS jumper	PROM in JTAG-Kette
JP170	2-pol. 0805	-	0R auf 1-2	TMS_AUF_PROM3	TMS jumper	PROM in JTAG-Kette
JP171	2-pol. 0805	-	0R auf 1-2	TMS_AUF_PROM4	TMS jumper	PROM in JTAG-Kette
JP172	2-pol. 0805	-	0R auf 1-2	TMS_AUF_PROM1	TMS jumper	PROM in JTAG-Kette
JP173	2-pol. 0805	-	0R auf 1-2	TMS_AUF_PROM2	TMS jumper	PROM in JTAG-Kette
JP174	2-pol. 0805	-	0R auf 1-2	TMS_AUB_PROM4	TMS jumper	PROM in JTAG-Kette
JP175	2-pol. 0805	-	0R auf 1-2	TMS_AUB_PROM3	TMS jumper	PROM in JTAG-Kette

JP	Type	Best.	Stellung	Signal	Beschreibung	Bemerkung
JP176	2-pol. 0805	-	0R auf 1-2	TMS_AUB_PROM2	TMS jumper	PROM in JTAG-Kette
JP177	2-pol. 0805	-	0R auf 1-2	TMS_AUB_PROM1	TMS jumper	PROM in JTAG-Kette
JP178	2-pol. 0805	-	0R auf 1-2	TMS_INB_PROM3	TMS jumper	PROM in JTAG-Kette
JP179	2-pol. 0805	-	0R auf 1-2	TMS_INB_PROM2	TMS jumper	PROM in JTAG-Kette
JP180	2-pol. 0805	-	0R auf 1-2	TMS_INB_PROM1	TMS jumper	PROM in JTAG-Kette
JP181	2-pol. 0805	-	0R auf 1-2	TMS_IND_PROM3	TMS jumper	PROM in JTAG-Kette
JP182	2-pol. 0805	-	0R auf 1-2	TMS_IND_PROM2	TMS jumper	PROM in JTAG-Kette
JP183	2-pol. 0805	-	0R auf 1-2	TMS_IND_PROM1	TMS jumper	PROM in JTAG-Kette
JP184	2-pol. 0805	-	0R auf 1-2	TMS_LFF_PROM4	TMS jumper	PROM in JTAG-Kette
JP185	2-pol. 0805	-	0R auf 1-2	TMS_LFF_PROM3	TMS jumper	PROM in JTAG-Kette
JP186	2-pol. 0805	-	0R auf 1-2	TMS_LFF_PROM2	TMS jumper	PROM in JTAG-Kette
JP187	2-pol. 0805	-	0R auf 1-2	TMS_LFF_PROM1	TMS jumper	PROM in JTAG-Kette
JP188	2-pol. 0805	-	0R auf 1-2	TMS_INF_PROM3	TMS jumper	PROM in JTAG-Kette
JP189	2-pol. 0805	-	0R auf 1-2	TMS_INF_PROM2	TMS jumper	PROM in JTAG-Kette
JP190	2-pol. 0805	-	0R auf 1-2	TMS_INF_PROM1	TMS jumper	PROM in JTAG-Kette
JP191	2-pol. 0805	-	0R auf 1-2	TMS_INC_PROM3	TMS jumper	PROM in JTAG-Kette
JP192	2-pol. 0805	-	0R auf 1-2	TMS_INC_PROM2	TMS jumper	PROM in JTAG-Kette
JP193	2-pol. 0805	-	0R auf 1-2	TMS_INC_PROM1	TMS jumper	PROM in JTAG-Kette
JP194	2-pol. 0805	-	0R auf 1-2	TMS_LFB_PROM4	TMS jumper	PROM in JTAG-Kette
JP195	2-pol. 0805	-	0R auf 1-2	TMS_LFB_PROM3	TMS jumper	PROM in JTAG-Kette
JP196	2-pol. 0805	-	0R auf 1-2	TMS_LFB_PROM2	TMS jumper	PROM in JTAG-Kette
JP197	2-pol. 0805	-	0R auf 1-2	TMS_LFB_PROM1	TMS jumper	PROM in JTAG-Kette
JP198	3-pol. 0805	-	0R auf 2-3	VCC_MB	Verbindung auf LV3V3	
JP199	2-pol. 0805	-	0R auf 1-2	TMS_PAR_F	erlaubt JTAG v. Frontsteckern	JTAG mit ParallelCable v. Frontstecker
JP200	2-pol. 0805	-	0R auf 1-2	TCK_PAR_F	erlaubt JTAG v. Frontsteckern	JTAG mit ParallelCable v. Frontstecker
JP201	2-pol. 0805	-	0R auf 1-2	TD_X2PAR_F	erlaubt JTAG v. Frontsteckern	JTAG mit ParallelCable v. Frontstecker
JP202	2-pol. 0805	-	0R auf 1-2	TD_PAR2X_F	erlaubt JTAG v. Frontsteckern	JTAG mit ParallelCable v. Frontstecker
JP203	2-pol. 0805	-	0R auf 1-2	VREF_PAR_F	erlaubt JTAG v. Frontsteckern	JTAG mit ParallelCable v. Frontstecker
JP204	2-pol. 0805	-	0R auf 1-2	VCC_MB_F	erlaubt JTAG v. Frontsteckern	JTAG mit MasterBlaster v. Frontstecker
JP205	2-pol. 0805	-	0R auf 1-2	TCK_MB_F	erlaubt JTAG v. Frontsteckern	JTAG mit MasterBlaster v. Frontstecker
JP206	2-pol. 0805	-	0R auf 1-2	TMS_MB_F	erlaubt JTAG v. Frontsteckern	JTAG mit MasterBlaster v. Frontstecker
JP207	2-pol. 0805	-	0R auf 1-2	TD_MB2A_F	erlaubt JTAG v. Frontsteckern	JTAG mit MasterBlaster v. Frontstecker
JP208	2-pol. 0805	-	0R auf 1-2	TD_A2MB_F	erlaubt JTAG v. Frontsteckern	JTAG mit MasterBlaster v. Frontstecker
JP209	2-pol. Stifte	nein	Lötbrücke	LV2V5_VME		
JP210	2-pol. Stifte	nein	Lötbrücke	LV2V5_VME		